

年度新課，一天掌握IBIS AMI Model建置與應用技術！

特邀國外的業界講師回台授課，機會難得，不容錯過~

名額有限，報名從速

IBIS/AMI對高速晶片I/O設計理論與實務分析

2018/11/20(二) · 09:30~16:30 · 共6小時

新竹市光復路二段101號創新育成大樓

1. 以理論與實務的觀點來探討IBIS與AMI Model在訊號完整性(SI)上的運用，循序漸進從基本原理、模型建置、效能驗證到實務分析的不同面向切入，以達到SI Simulation的最佳化。
2. 本課程結合實際LAB演練，讓學員瞭解如何藉由SPISim系統快速地建立IBIS與AMI Model並於ADS、HyperLynx等軟體上操作分析，幫助學員熟悉IBIS AMI Model的建置與實務應用。



修課條件

1. 從事IC設計與IBIS Model建模工程師。
2. 擔任電子硬體設計工程師、PCB layout工程師及對產品開發有興趣者。



課程大綱

1. IBIS模型介紹
2. 單端點(Single Ended)IBIS建模
3. 差分(differential)建模
4. IBIS模型之除錯
5. IBIS - AMI概念及分析流程
6. 常用AMI模型介紹：Pass-through, FFE, CTLE, DFE/CDR
7. AMI之建模及除錯：在常用的EDA軟體(ADS/HyperLynx/HSpice)上使用AMI模型



課程師資

業界專業講師

學歷：美國密西根州大學/電機工程博士

經歷：

1. SPISim使必信科技的創辦人
2. 美商英特爾(Intel)TechnologyCAD部門與Client Computing Group

- 研發電路模擬器及晶片信號完整性程式的核心
- 研發十數項關於信號、電源完整性、電磁相容性、封裝及建模領域的分析設計軟體
- IBIS建模專家，提供客戶訓練及諮詢

3. 曾任愛爾蘭商明導國際(Mentor Graphics)公司

- 研發高速電路系統設計軟體(InterConnectix)



課程費用 4300元

- VIP企業會員價：VIP企業會員可享優惠價格，[按此查詢](#)
- 會員優惠價：會員於開課前七天完成報名繳費者可享會員優惠價

3900 元

- 團報價方案：會員2人同行，可享同行價 3700 元(須於課前告知)
- 會員紅利折抵：本課程歡迎使用紅利折抵，最高可使用 100 點

 諮詢專線：03-5623116 ext 3228 謝小姐 llhsieh@tcfst.org.tw

主辦單位 財團法人自強工業科學基金會

協辦單位 凱榮科技股份有限公司

» 線上報名 «
報名按此