

年度新課！3小時就能讓學員了解原理、
學會使用SPISim軟體並建立AMI模型。

名額有限，報名從速

IBIS/AMI對高速晶片I/O設計理論、 應用和實務分析

2017/11/17(五) · 13:30~16:30 · 共3小時
新竹市光復路二段101號創新育成大樓

從理論與實務觀點探討IBIS Model對SI Simulation的影響，如何藉由修正IBIS Model達到SI Simulation的最佳化，並找到最佳的解決方案。課程結合實際的LAB演練，讓學員瞭解如何藉由SPISim系統可以快速地建立IBIS Model、what-if分析並找到最佳解決方案。



修課條件

1. IC設計與IBIS Model建模工程師
2. 電子硬體設計工程師或PCB layout工程師及對產品開發有興趣者



課程大綱

Part A. IBIS-AMI模型理論綜覽(Overview)

- A-1. Why a new model format
- A-2. What is IBIS-AMI
- A-3. How does IBIS-AMI operate
- A-4. IBIS-AMI usage scenarios
- A-5. Common types of IBIS-AMI models(FFE, CTLE, DFE/CDR etc)

Part B. 實機操作(Hand-on Labs)

- B-1. Use IBIS-AMI models
- B-2. Debug IBIS-AMI models
- B-3. Build IBIS-AMI models
 - Requirements
 - From scripts and spice models
 - From spec
 - From scratch.... using C/C++ [Demo]



課程師資 自強基金會業界專業講師

學歷：美國密西根州大學/電機工程博士

經歷：

1. SPISim使必信科技的創辦人
2. 美商英特爾(Intel)TechnologyCAD部門與Client Computing Group
-研發電路模擬器及晶片信號完整性程式的核心

-研發十數項關於信號、電源完整性、電磁相容性、封裝及建模領域的分析設計軟體

-Intel公司內的IBIS建模專家，提供訓練及諮詢

3. 美商明導資訊(Mentor Graphics)

-高速電路系統設計軟體(InterConnectix)研發



課程費用 1650元

VIP企業會員價：VIP企業會員可享優惠價格，[按此查詢](#)

會員優惠價：會員於開課前七天完成報名繳費者可享會員優惠價

1500 元

會員紅利折抵：本課程歡迎使用紅利折抵，最高可使用 50 點

 諮詢專線：03-5623116 ext 3228 謝小姐 llhsieh@tcfst.org.tw

主辦單位 財團法人自強工業科學基金會

合作單位 安鎡科技開發股份有限公司

» **線上報名** «
報名按此